

Programme de Formation

Ref:ACAP_NOC - 27/09/2025



Atelier: Concevoir avec le Network On Chip de Versal AMD (Langue Française) 9h - 17h CET

DURÉE DE FORMATION



1 jour - 7 heures

OBJECTIFS ET COMPÉTENCES VISÉS

- Après avoir suivi cette formation complète, vous aurez les compétences nécessaires pour :
 - Identifier les principaux composants du network on chip dans le ACAP de Versal.
 - Inclure les composants nécessaires pour accéder au NoC depuis le PL
 - Configurer la QoS de la connexion pour un mouvement efficace des données.

PUBLICS CONCERNÉS

- Techniciens et Ingénieurs en électronique numérique
- Toutes nos formations étant données à distance, sont accessibles aux personnes à mobilité réduite.
- Les personnes en situation de handicap peuvent avoir des besoins spécifiques pour suivre la formation. Notre partenaire AGEFIPH nous accompagne pour mettre en place les adaptations nécessaires liées à votre handicap. N'hésitez pas à nous contacter pour en discuter.



PRÉREQUIS

- Toute classe d'architecture de dispositif Xilinx
- Familiarité avec la Vivado® Design Suite

NOTES

• Date de version: 15/11/2024



Programme de Formation

Ref:ACAP_NOC - 27/09/2025



CONTENU DE LA FORMATION

JOUR 1

- Introduction et concepts NoC
- Architecture NoC
- Contrôleur de mémoire DDR NoC
- Optimisation des performances du NoC



Programme de Formation

Ref:ACAP NOC - 27/09/2025



MOYENS PÉDAGOGIQUES

• Formation Inter-entreprise en distanciel :

- o Connexion internet rapide, webcam, casque micro
- Présentation par Webex de Cisco



MATÉRIEL INFORMATIQUE RECOMMANDÉ

• Formation Inter-entreprise en distanciel :

- Ordinateur récent OS Linux ou Windows 64-bits
- o Internet rapide, webcam, casque micro
- Outil logiciel WebEx Cisco

ENCADREMENT PÉDAGOGIQUE

- William Duluc, Ingénieur Electronique et Télécom, Expert AMD depuis 2009 et Formateur AMD depuis 2017 :
 - o Expert FPGA AMD Langage VHDL/Verilog Design RTL
 - Expert SoC & MPSoC AMD Langage C/C++ Design Systèmes
 - o Expert DSP & RFSoC AMD HLS Matlab Design DSP RF
 - Expert Versal AMD Engins AI Architecte Système Hétérogènes

CONTACT TECHNIQUE, PÉDAGOGIQUE, ADMINISTRATIF ET FINANCIER

William DULUC, 06 74 52 37 89, info@mvd-training.com