# AMD VERSAL™

## VERSAL™ ARCHITECTURE, NOC ET MÉTHODOLOGIE

| FORMATION | PRIX HT | DATES |
|---|---|---|
| A_QSTART Démarrage rapide : Conception avec AMD Versal™ Adaptive SoC (Langue Francaise) 9h - 17h CET (1 jour) | 0 € | • 6 juin 2024<br>EN LIGNE |
| ACAP_NOC Atelier : Concevoir avec le Network On Chip de Versal AMD (Langue Francaise) 9h - 17h CET (1 jour) | 0 € | |
| ACAP_ARC Concevoir avec l'Adaptatif SoC Versal™ : architecture et méthodologie (4 jours) | 3400 € | • 21 octobre 2024<br>EN LIGNE |

## VERSAL™ AI ENGINE

| FORMATION | PRIX HT | DATES |
|---|---|---|
| AIE_INTR Atelier : Conception avec AMD Versal™ AI Engine : Démarrage rapide (Langue Francaise) 9h - 17h CET (1 jour) | 0 € | |
| ACAP_AIE Concevoir avec Versal™ AI Engine (4 jours) | 3400 € | • 16 décembre 2024<br>EN LIGNE |

# AMD VITIS™

## CONCEPTION LOGICIELLE DE SYSTÈMES EMBARQUÉS AVEC L'OUTIL VITIS

| FORMATION | PRIX HT | DATES |
|---|---|---|
| E_VITIS Conception Logicielle de systèmes embarqués avec l'outil Vitis™ (2 jours) | 2000 € | |

## ACCÉLÉRATION DES APPLICATIONS AVEC VITIS

| FORMATION | PRIX HT | DATES |
|---|---|---|
| AI_ACCEL Accélération des applications avec l'environnement logiciel unifié Vitis™ (3 jours) | 2700 € | • 27 août 2024<br>EN LIGNE |

## SYNTHÈSE DE HAUT NIVEAU AVEC L'OUTIL VITIS HLS

| FORMATION | PRIX HT | DATES |
|---|---|---|
| D_HLS Vitis™ High Level Synthesis (2 jours) | 2000 € | |

# AMD SOCS

## CONCEPTION EMBARQUÉE POUR LES SOCS AMD

| FORMATION | PRIX HT | DATES |
|---|---|---|
| E_ZAHS L'essentiel de la conception embarquée pour les composants AMD Zynq™-7000, Zynq™ MPSoC et Versal™ (4 jours) | 3400 € | • 7 octobre 2024 EN LIGNE |

## MPSOC ZYNQ™ ULTRASCALE+

| FORMATION | PRIX HT | DATES |
|---|---|---|
| E_ZUPAHS Zynq UltraScale+™ MPSoC : Architecture Système, Conception Matérielle et Logicielle (4 jours) | 3400 € | • 9 septembre 2024 EN LIGNE |

## PETALINUX™

| FORMATION | PRIX HT | DATES |
|---|---|---|
| E_PLNX Conception Logicielle de systèmes embarqués avec l'outil AMD Petalinux (3 jours) | 2700 € | |

# AMD FPGA

## AMD VIVADO™

| FORMATION | PRIX HT | DATES |
|---|---|---|
| F_VBASE Conception de FPGA à l'aide de Vivado™ (4 jours) | 3400 € | • 2 décembre 2024<br>EN LIGNE |
| F_STAXDC Analyse statique de timing (STA) Contraintes de Design Xilinx (XDC) et Utilisation Avancée de Vivado (4 jours) | 3400 € | • 23 septembre 2024<br>EN LIGNE |
| F_DFX Conception avec Dynamic Function eXchange (DFX) à l'aide de la Vivado™ (3 jours) | 2700 € | • 19 novembre 2024<br>EN LIGNE |

## APPROFONDISSEMENT ARCHITECTURES

| FORMATION | PRIX HT | DATES |
|---|---|---|
| F_US Conception avec les familles AMD UltraScale™ et UltraScale+™ (2 jours) | 2000 € | • 4 juin 2024<br>EN LIGNE |
| F_7SERIE Conception avec les familles AMD 7-Series (2 jours) | Sur site et/ou fonction de la demande | |

# TRAITEMENT DU SIGNAL SUR RFSOC ET FPGA

## CONCEVOIR AVEC LE ZYNQ ULTRASCALE+ RFSOC

| FORMATION | PRIX HT | DATES |
|---|---|---|
| C_RFSOC Conception avec le Zynq™ UltraScale+ RFSoC (3 jours) | Sur site et/ou fonction de la demande | |

## FONCTIONS DSP

| FORMATION | PRIX HT | DATES |
|---|---|---|
| D_ESS Techniques d'Implémentation de fonctions DSP pour FPGA AMD (2 jours) | Sur site et/ou fonction de la demande | |

# CONNECTIVITÉ

## TRANSCEIVERS MULTI-GIGABIT

| FORMATION | PRIX HT | DATES |
|---|---|---|
| C_TRX Conception avec les Transceivers séries (2 jours) | Sur site et/ou fonction de la demande | |

## PCI EXPRESS

| FORMATION | PRIX HT | DATES |
|---|---|---|
| C_PCIE Conception d'un système intégré PCI Express (2 jours) | Sur site et/ou fonction de la demande | |

# LANGAGES HDL

## VHDL

| FORMATION | PRIX HT | DATES |
|---|---|---|
| L_VHDL Synthèse logique et simulation VHDL pour Conception de FPGA AMD (5 jours) | 4000 € | • 4 novembre 2024 EN LIGNE |

## MISE À JOUR VHDL VERS VERILOG ET VERILOG VERS VHDL

| FORMATION | PRIX HT | DATES |
|---|---|---|
| L_VV_UP Mise à jour VHDL vers Verilog et Verilog vers VHDL (2 jours) | 2000 € | |